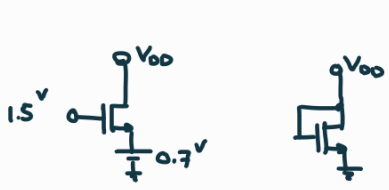
تمرین شماره ۱۱ - (*) اختیاری (sp) اسپایس

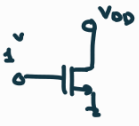
۱- در یک ترانزیستور MOS توضیح دهید هر یک از عوامل زیر چه تأثیری روی مشخصات ترانزیستور می‌گذارد: الف) ضخامت اکسید زیاد شود. ب) ناخالصی بدنه زیاد شود. ج) عمق نواحی سورس و درین زیاد شود.

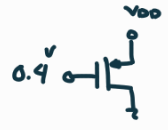
۲- (S) برای یک ترانزیستور MOS، در محدوده $V_{GS}=[0,1.8]^V$، با ازای $V_{DS}=\{0.3,0.6,1,1.5\}^V$ منحنی I_D-V_{GS} را رسم کنید. $\mu_n C_{ox}=250^{\mu A/V^2}$, $\frac{W}{L}=\frac{5}{0.18}$, $V_{thn}=0.5^V$, $\lambda=0$ (!)

منحنی I_D-V_{DS} را با ازای $V_{DS}=[0,1.8]^V$ و $V_{GS}=\{0.3,0.6,1,1.8\}^V$ رسم کنید.

۳- در مدارهای زیر اگر V_{DD} از 0^V تا 1.8^V تغییر کند منحنی I_D-V_{DD} را رسم کنید. (مشخصات ترانزیستورها مشابه ۲)

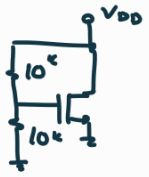






$\mu_p C_{ox}=80^{\mu A/V^2}$, $V_{thp}=-0.5^V$

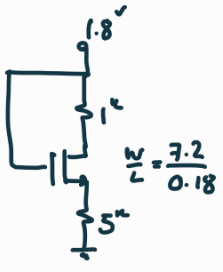
$\frac{W}{L}$, λ مشابه



(*)

(*)

۴- مدل سیگنال کوچک ترانزیستورهای مدارهای زیر را بدست آورید. (بقیه مشخصات ترانزیستورها مشابه قبل)



(*)